

要问一下, 派兹可否给予这源图片, 让我们改一下作为产品介绍
SailWind首页图片。

改为SailWind

SailWind名称寓意



派兹互连电子技术有限公司

SailWind

这个名字融合了航海与风力的意象, 传递出产品、引领行业风向、乘风破浪的特质。寓意着公司在收购全球顶尖EDA产品源代码后, 致力于将其本土化、优化升级, 打造出能够在市场上乘风破浪、扬帆远航的国产EDA产品。





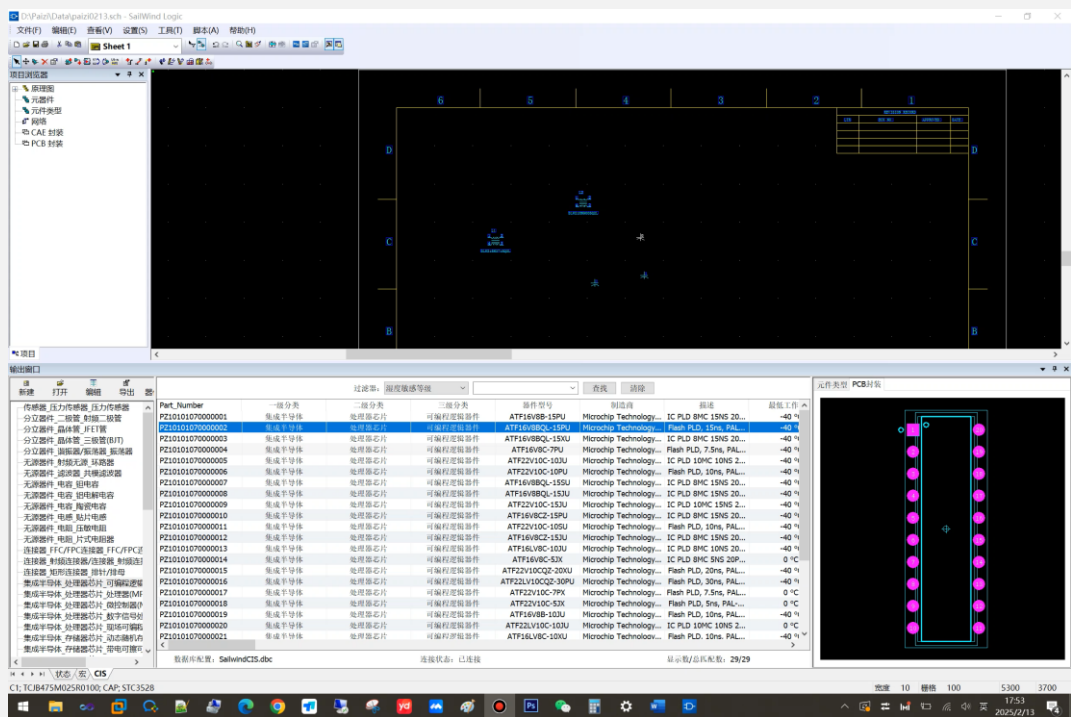
原理图物料管理CIS



- ✓ 简单的鼠标拖拽完成器件添加
- ✓ 根据参数筛选快速搜索定位库中所查器件
- ✓ 即时查看符号、封装样式、所看即所得

- ✓ 验证设计文件中的器件参数完整性和一致性
- ✓ BOM设计即正确,避免事后BOM的繁琐流程
- ✓ 减少手动处理BOM 2~3天时间
- ✓ 与云商城连接 (正在搭建电巢国产替代云商城)

功能演示



SailWind 分页布局

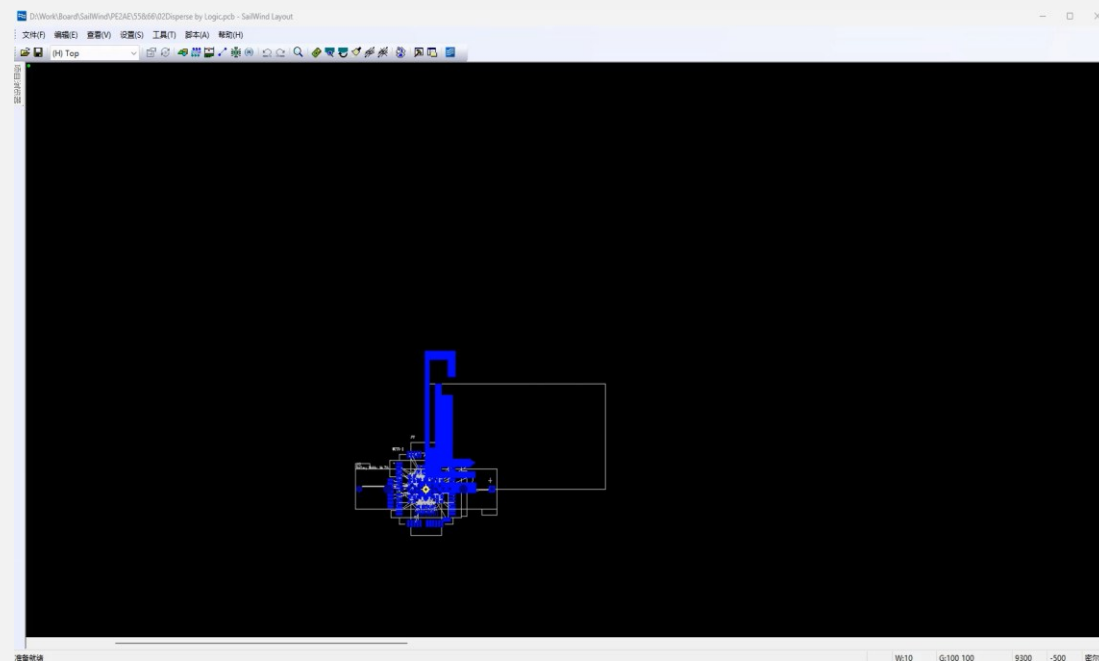
自动分页模块化



- ✓ 支持SailWind Logic原理图
- ✓ 自动按原理图分页摆放所有器件
- ✓ 按原理图页面自动创建模块簇或组合
- ✓ 元件摆放的最小间距设置

- ✓ 减少选择器件，创建功能模块的繁琐操作
- ✓ 按器件在原理图中的相对位置摆放
- ✓ 减少布局错误的机率
- ✓ 模块分组：半小时缩短至十几秒时间

功能演示



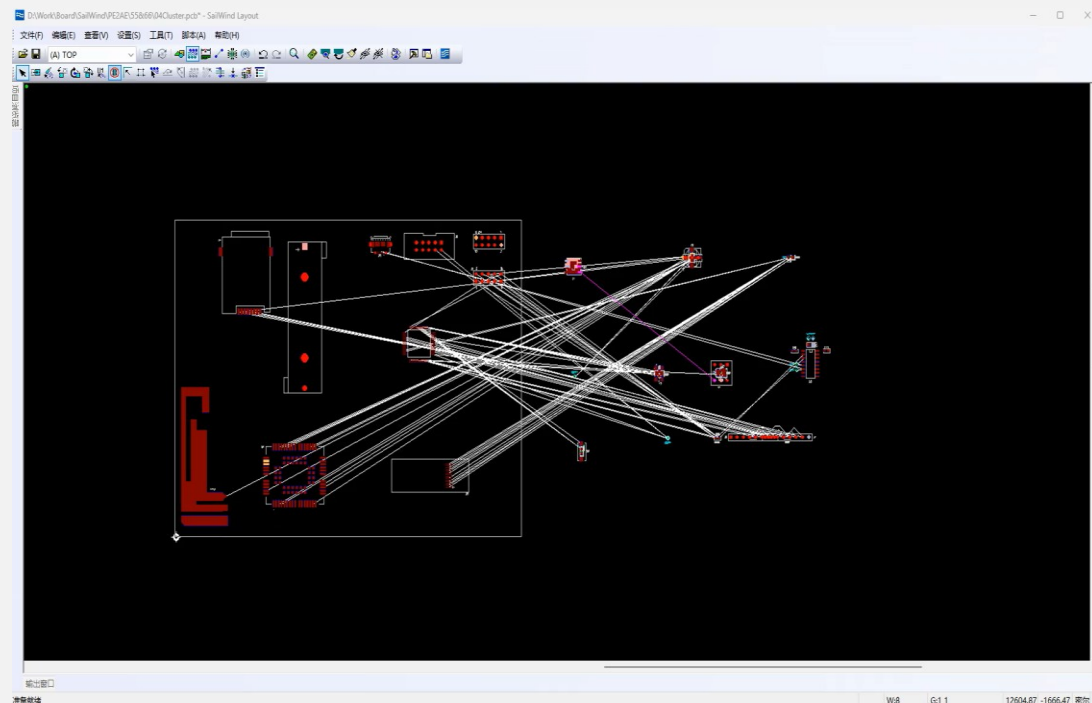
SailWind 模块化自动布局

模块化自动布局



- ✓ 一键生成模块化布局评估方案
 - ✓ 可设定算法的迭代次数，评估布局方案
 - ✓ 整体模块布局后，再进行精细化布局设计
-
- ✓ 快速评估不同形状板框情况下的布局方案
 - ✓ 自动算法根据模块间飞线连接关系生成布局
 - ✓ 全自动化评估流程，评估时间提升10倍以上

功能演示



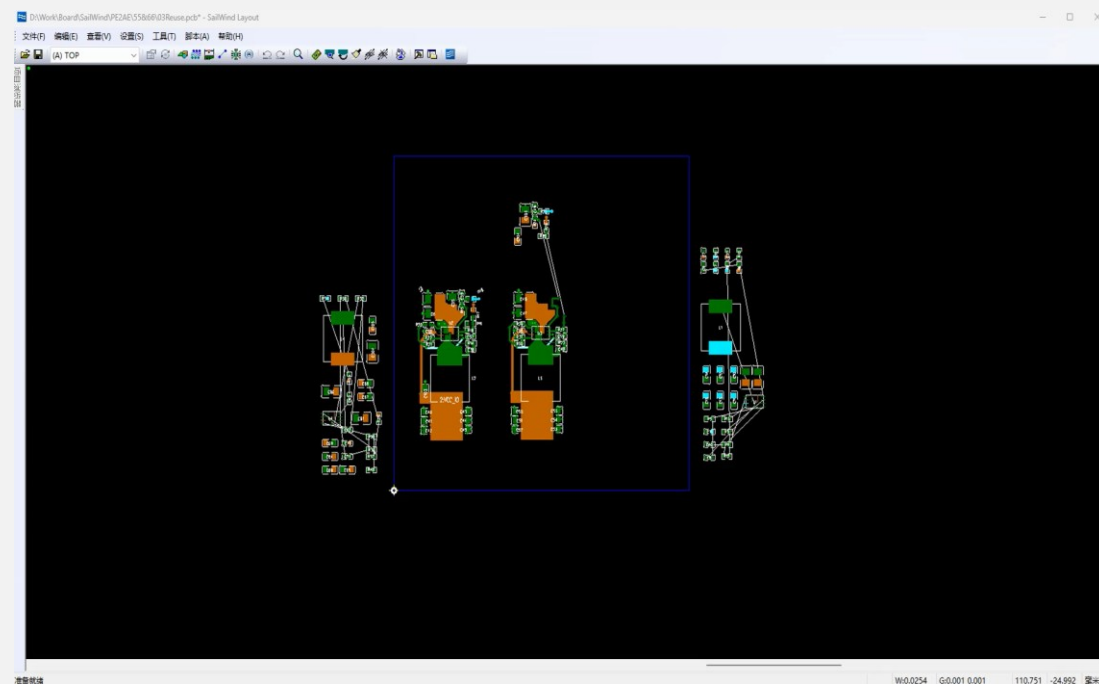
SailWind 智能模块复用

模块复用



- ✓ 高效查阅复用模块内器件信息
 - ✓ 快速调用已有复用模块
 - ✓ 开关匹配条件，提高复用成功率
-
- ✓ 自动位号重命名和网络映射
 - ✓ 可以在 PDR 库中命名和保存复用模块
 - ✓ 完整的报告，简化应用复用模块的评审工作
 - ✓ 最大程度地节省花在测试和评审上的时间
 - ✓ 缩短设计时间，提高生产率，确保产品质量，提升整个 PCB 设计过程的工作效率

功能演示



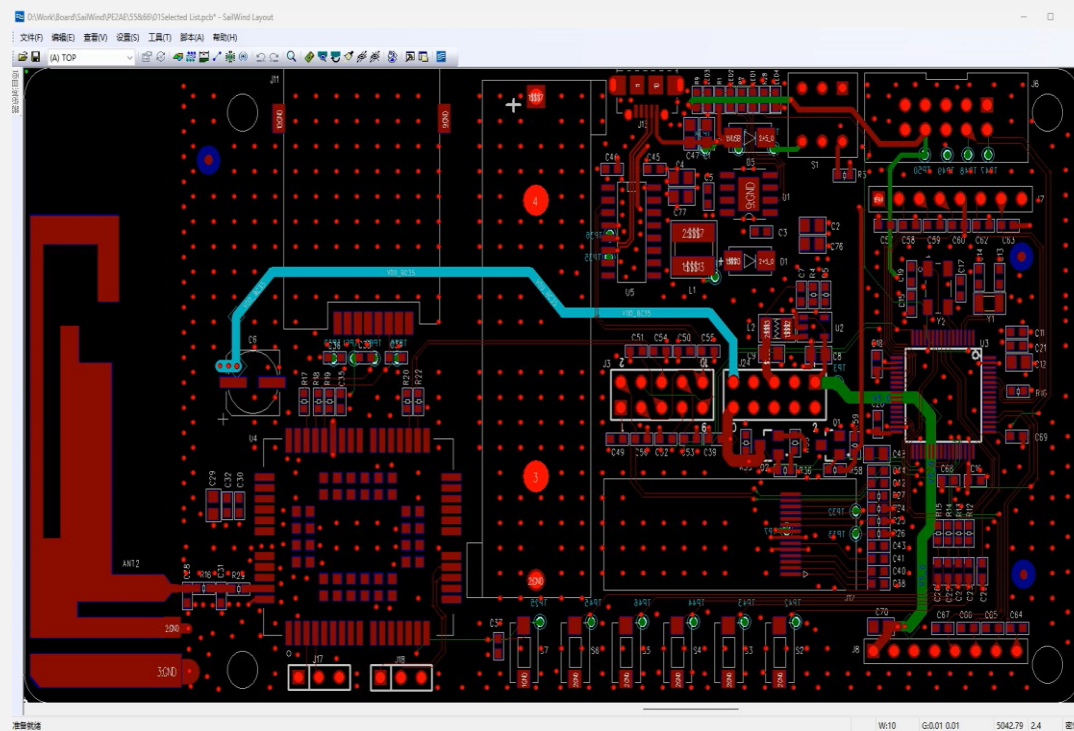
SailWind 选择筛选器

选择筛选器



- ✓ 选择任意对象，可显示相关详细信息
 - ✓ 所选对象自动适配视图大小
 - ✓ 可导出所选对象的信息导出成csv文件
 - ✓ 按对象名称进行过滤
-
- ✓ 项目间复用数据时经常需要精确选择，此功能可提升精确筛选的效率
 - ✓ 导出CSV文件：
 - 输出大型FPGA器件管脚信息，给FPGA工程师做管脚交换数据处理
 - 可根据输出数据，方便做二开处理

功能演示



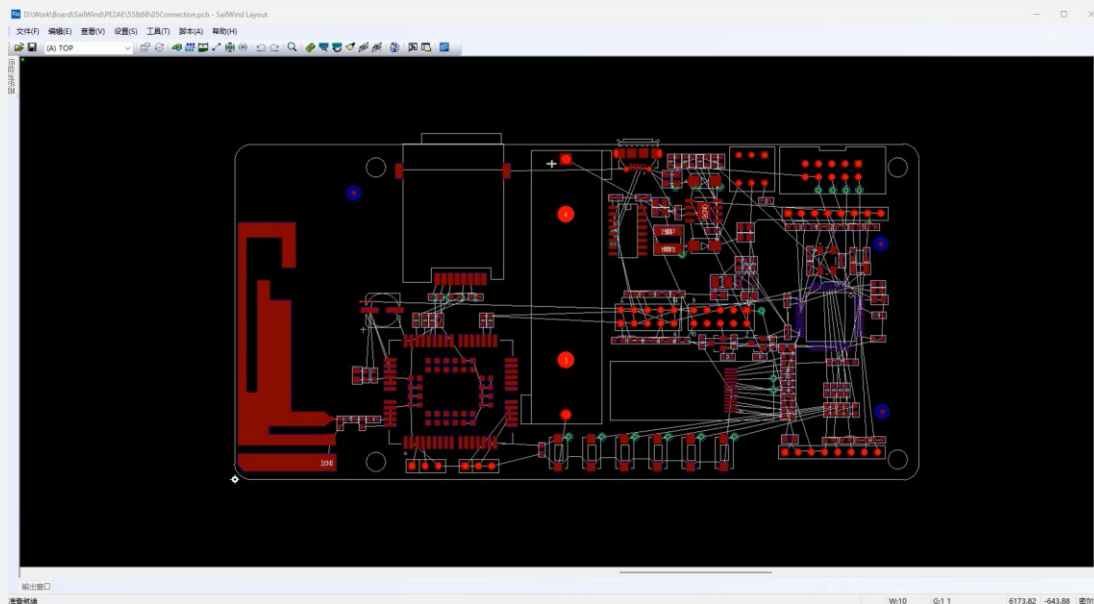
SailWind 便捷飞线控制

飞线控制



- ✓ 快速将所选网络的连线显示或隐藏
 - ✓ 将所选元件上的网络连线显示或隐藏
 - ✓ 锁定指定网络的连线显示或隐藏状态
-
- ✓ 工程师可根据不同网络组或器件分配飞线显示关系，方便布局布线方案的评估
 - ✓ 灵活的飞线控制功能，比原PADS软件效率提升10倍以上

功能演示



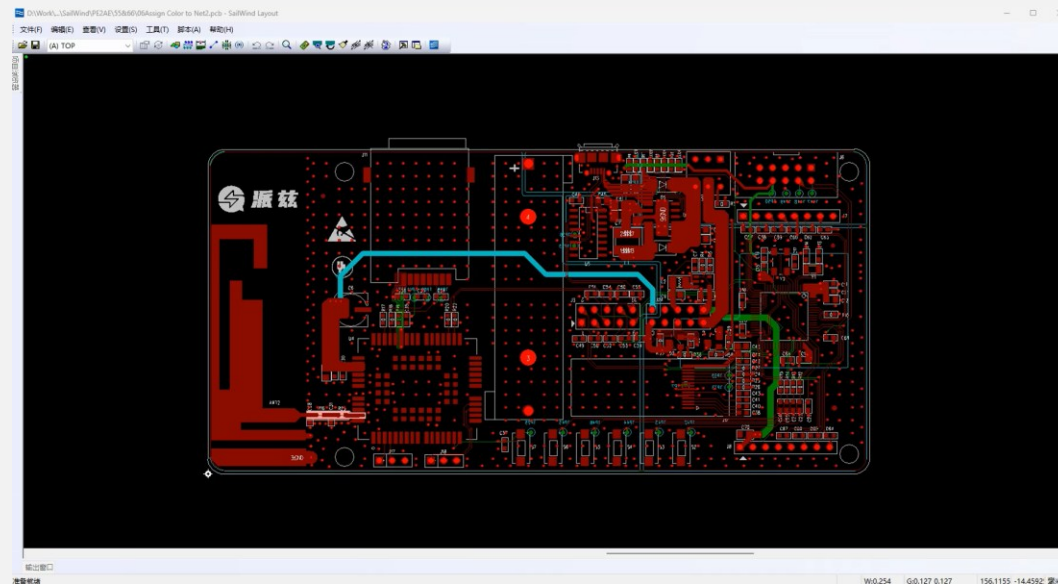
SailWind 分配网络颜色

分配网络颜色



- ✓ 对所选网络分配指定的颜色
 - ✓ 将所有网络分配的颜色恢复成所在层颜色
-
- ✓ 灵活的配色功能，方便工程师呈现网络规划
 - ✓ 配色功能使用效率与原PADS大幅提升

功能演示



SailWind 射频功能

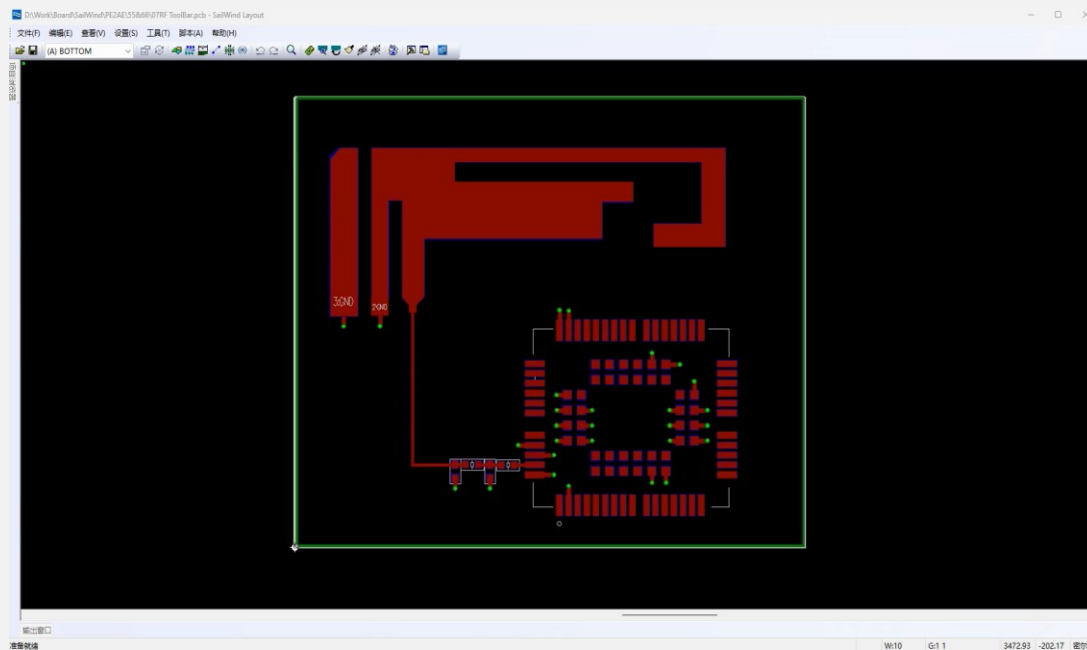
射频功能



原有射频功能集中添加到工具栏显性化，包括：

- ✓ 添加屏蔽孔 (Adding a Via Shield)
- ✓ 导线倒角
- ✓ (Converting a Trace to a Copper Chamfered Path)
- ✓ 选择已倒角铜箔
- ✓ (Restoring Traces After Conversion to Copper Chamfered Paths)

功能演示



待V4.0出来才添加到我们网页的东西

I AI智能建库（另需购置产品）

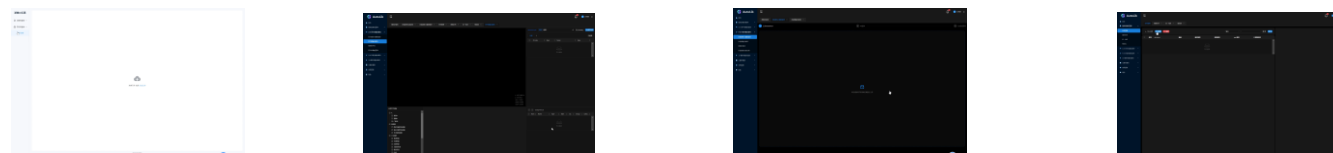
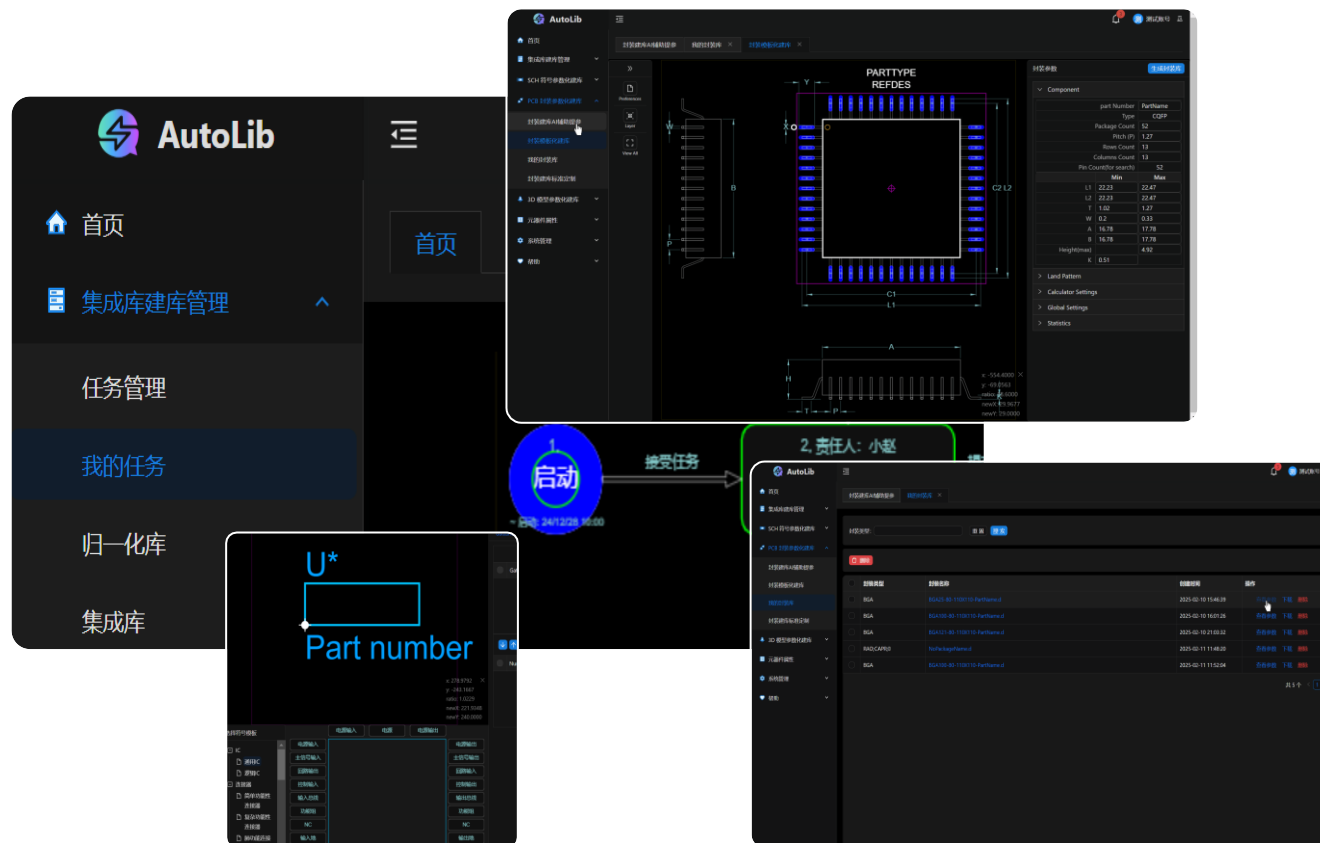
产品与服务

符号创建、封装创建、3D模型、属性创建

海量原厂数据、多维度参数信息

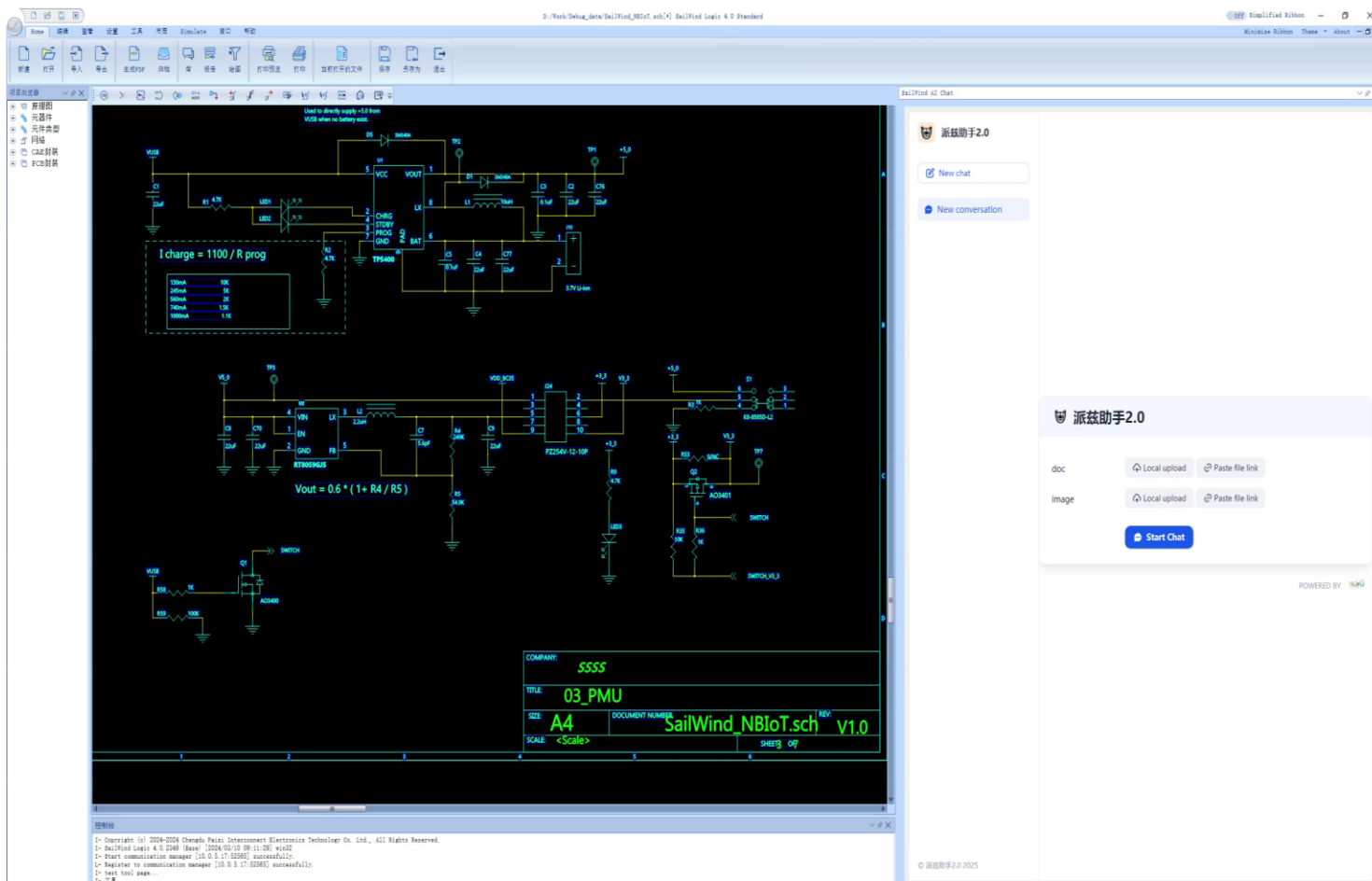
建库管理、维护管理

用户定制开发、标准定制



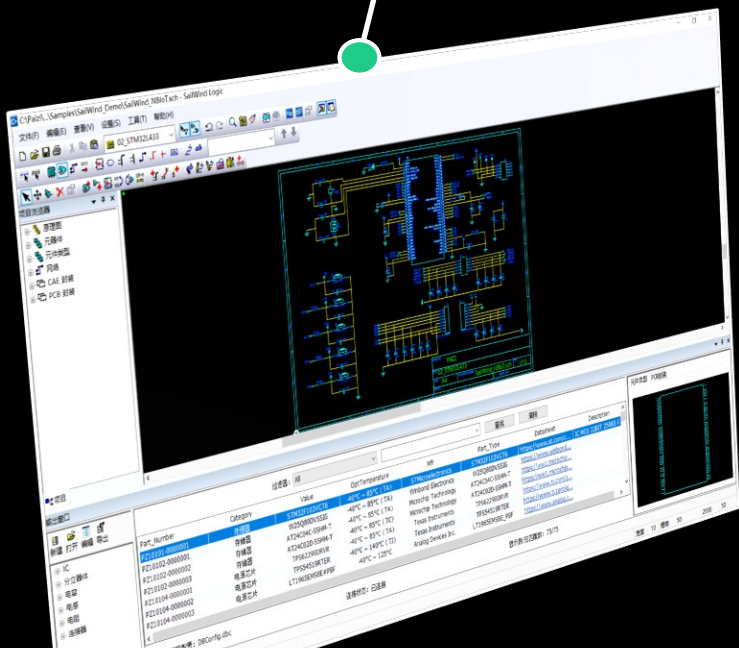
智能原理图

核心功能

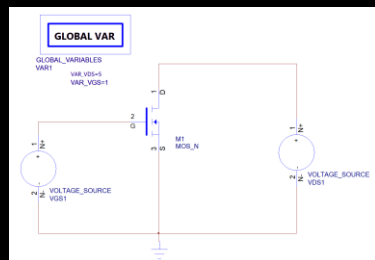
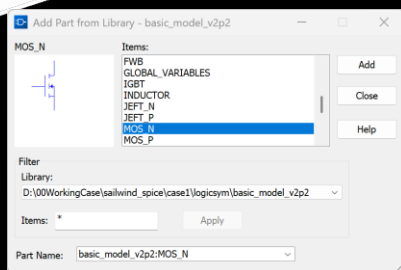
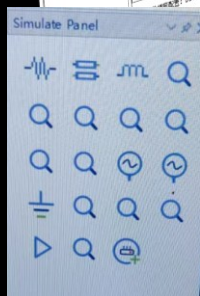


派兹互连基于成熟原理图软件的电路仿真(可添加模块)

SailWind Logic 原理图仿真



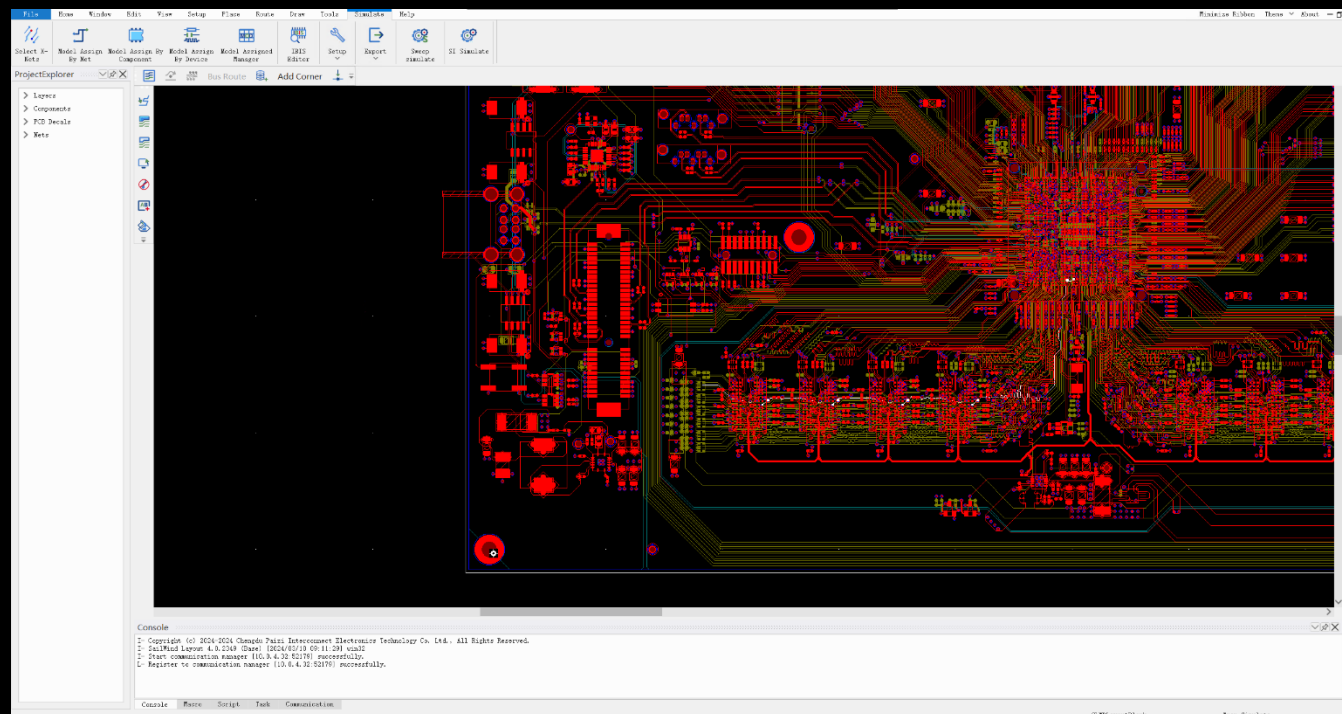
- SailWind原理图仿真是用于电路仿真的工具，广泛应用于模拟电子及半导体领域。通过仿真可以模拟元件及电路的性能、电气特性及行为等，帮助工程师在设计阶段优化元件或电路的性能，避免在实际生产中出现不可预见的问题。
- SailWind原理图仿真模块开发基于成熟的Power Logic，产品代码稳定且经时间长时验证。
- SailWind原理图仿真基于国产化仿真引擎与模型提取技术，为电路仿真软件的国产化提供必要的助力。



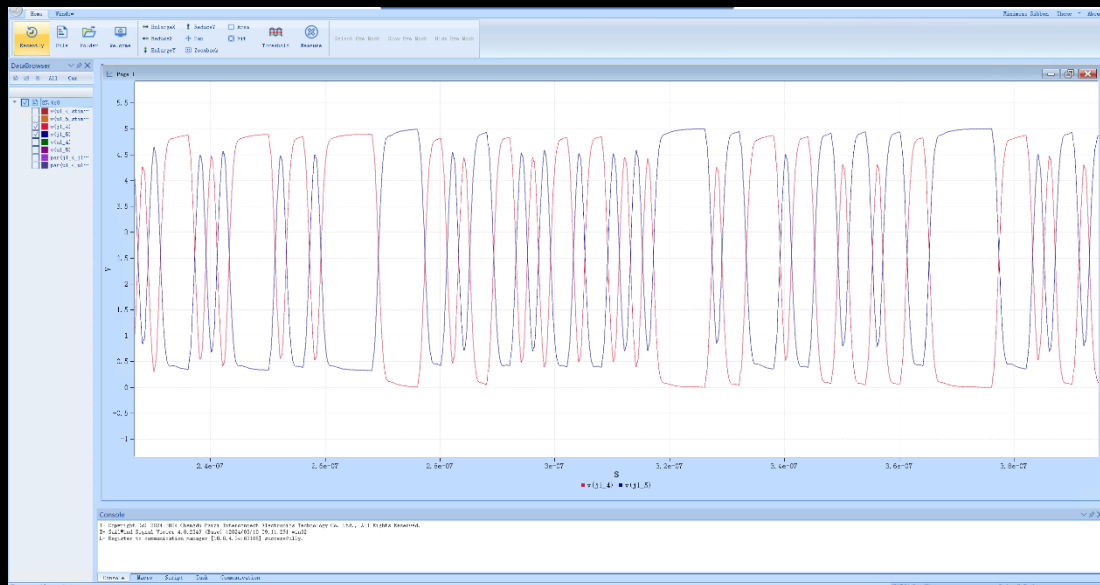
! Layout Sim (可添加模块)

SailWind4.0 版本集成了SI simulate，可以实现工程化的高速PCB信号完整性仿真，操作简单，易于掌握，具备一下的亮点。

- 支持所有PCB环境下的设计文件；
- 可以实现直接在layout设计界面进行仿真操作，实现PCB设计和仿真同步进行；
- 支持PCB叠层结构、物理参数的提取与设定；
- 支持各种传输线的阻抗规划与计算；
- 支持反射、串扰、损耗等信号完整性分析；
- 支持spice网表生成；
- 支持批处理仿真；
- DDR4快速仿真；
- 独立的波形显示界面。

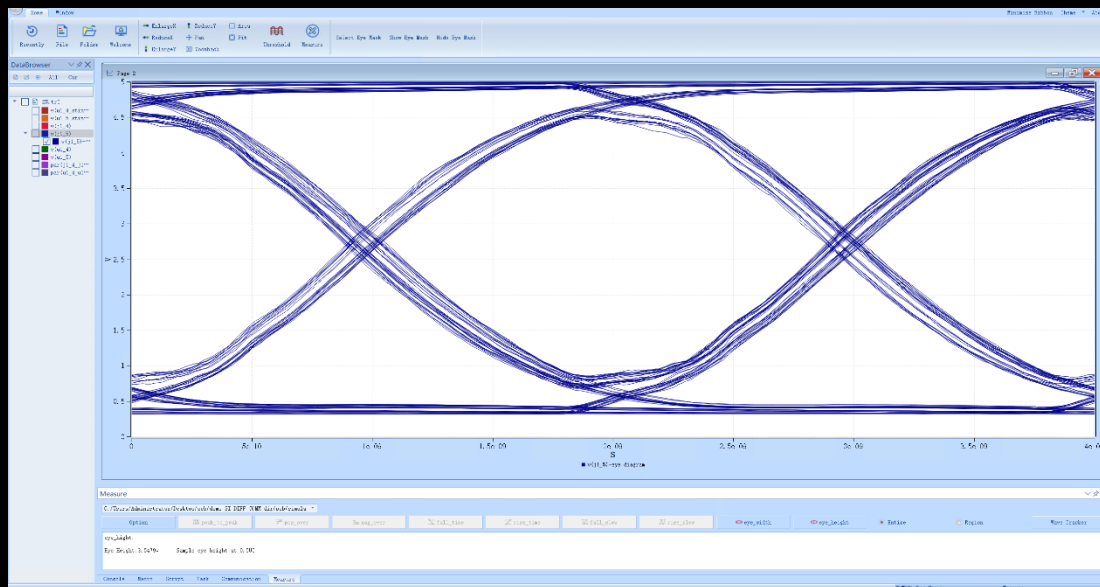


I Layout Sim (可添加模块)



独立波形显示界面，波形眼图一键生成，界面简洁，快速上手。

- ✓ 支持自动化测量波形，自动获取过冲，上升下降沿时间，斜率等信息；
- ✓ 眼图结果分析；
- ✓ 兼容Hspice结果文件导入分析。





SailWind DFM-AI设计审查解决方案

功能概述

